



پروژه ضرب کننده 16 بیتی

استاد درس: دکتر شریعتمدار مدیر پروژه: مهندس گوهری دستیار پروژه: مهندس غازاریان - مهندس شفیع زاده

دانشجو: محمدحسین کاشانکی - علی امیری

```
library IEEE; -- استفاده از کتابخانه IEEE
use IEEE.STD_LOGIC_1164.ALL; -- 1164 استاندارد منطق
use IEEE.STD_LOGIC_unsigned.ALL; -- استفاده از تمامی اجزای استاندارد منطق بدون علامت
```

این بخش کتابخانه‌های استاندارد را وارد می‌کند که انواع داده‌ها و توابع منطقی را فراهم می‌کند

```

entity multiplier_phasel is -- ضربکننده فاز 1 (entity) تعریف موجودیت
  Port ( a : in STD_LOGIC_vector(31 downto 0); -- با عرض 32 بیت a ورودی --
        b : in STD_LOGIC_vector(31 downto 0); -- با عرض 32 بیت b ورودی --
        y : out STD_LOGIC_vector(31 downto 0); -- با عرض 32 بیت y خروجی --
        start : in std_logic; -- سیگنال ورودی شروع --
        ready : out std_logic; -- سیگنال خروجی آماده --
        clk : in STD_LOGIC); -- سیگنال ورودی ساعت --
end multiplier_phasel;

```

(entity) این بخش تعریف موجودیت

است که پورت‌های ورودی و خروجی را مشخص می‌کند

- **a** و **b**: ورودی‌های 32 بیتی
- **y**: خروجی 32 بیتی
- **start**: سیگنال شروع
- **ready**: سیگنال آماده بودن نتیجه
- **clk**: سیگنال خود کلاک

```

architecture Behavioral of multiplier_phase1 is -- تعریف معماری رفتاری
signal product : std_logic_vector(31 downto 0) := (others =>'0'); -- سیگنال محصول با مقدار اولیه 0
signal multiplicand : std_logic_vector(31 downto 0) := (others =>'0'); -- سیگنال مضروب با مقدار اولیه 0
signal multiplier : std_logic_vector(15 downto 0) := (others =>'0'); -- سیگنال ضربکننده با مقدار اولیه 0
signal in_product : std_logic_vector(31 downto 0) := (others =>'0'); -- سیگنال مقدار میانی محصول با مقدار اولیه 0
signal counter : integer := 1; -- شمارنده با مقدار اولیه 1
type state1 is (idle, multiply); -- برای حالات ماشین حالت state1 تعریف نوع داده ای
signal state : state1 := idle; -- سیگنال حالت با مقدار اولیه idle

```

(Behavioral) این بخش تعریف معماری رفتاری
سیگنال‌ها و انواع داخلی به شرح زیر تعریف می‌شوند:

- **product**: حاصل ضرب موقت
- **multiplicand**: مضروب
- **multiplier**: ضرب‌کننده
- **in_product**: مقدار میانی حاصل ضرب
- **counter**: شمارنده برای کنترل مراحل ضرب
- **state1**: نوع داده‌ای برای حالات ماشین حالت
- **state**: است **idle** سیگنال حالت که مقدار اولیه آن:

```
begin
```

```
in_product <= multiplicand + product ; -- به عنوان جمع مضروب و محصول in_product تعیین مقدار  
y <= product; -- برابر با مقدار سیگنال محصول y خروجی --
```

این بخش مقادیر سیگنال‌ها را به‌روزرسانی می‌کند:

- **in_product**: جمع مضروب و حاصل ضرب موقت
- **y**: مقدار نهایی حاصل ضرب

```

process (clk) -- آغاز فرایند حساس به سیگنال ساعت
begin
  if rising_edge(clk) then -- اگر لبه بالارونده ساعت تشخیص داده شد
    case state is -- بررسی حالت ماشین
      when idle => -- است اگر idle
        ready <= '0'; -- غیرفعال کردن سیگنال آماده
        if start = '1' then -- اگر سیگنال شروع فعال است
          multiplier <= b(15 downto 0); -- اختصاص دادن b مقدار 16 بیت پایین را بفریبکننده
          multiplicand <= ("0000000000000000") & a(15 downto 0); -- به مضروب اختصاص دادن و 16 بیت بالا را 0 کردن a مقدار 16 بیت پایین
          product <= (others => '0'); -- تنظیم محصول به مقدار صفر
          state <= multiply; -- multiply تغییر حالت به
        else
          state <= idle; -- باقیماند idle در غیر این صورت، حالت به
        end if;
      end case;
    end if;
  end process;

```

با هر لبه بالارونده سیگنال اجرا می‌شود:

• باشد اگر حالت **idle**:

• **ready** ('0') غیرفعال است.

• **start** ('1') فعال باشد اگر:

• **multiplier** مقدار **b** مقدار 16 بیت پایین را دریافت می‌کند.

• **multiplicand** مقدار **a** مقدار 16 بیت پایین را دریافت می‌کند و به 16 بیت بالا 0 افزوده می‌شود.

• **product** به صفر تنظیم می‌شود.

• تغییر می‌کند **multiply** حالت به.

• باقی می‌ماند **idle** در غیر این صورت، حالت به.

```

end if;
when multiply => -- است اگر حالت multiply
  if counter < 17 then -- است 17 از کمتر
    multiplier <= '0' & multiplier(15 downto 1); -- شیفتم راست‌بیکنده
    multiplicand <= multiplicand(30 downto 0) & '0'; -- شیفتم چپ‌مضروب
    counter <= counter + 1; -- افزایش شمارنده
    if multiplier(0) = '1' then -- است 1 اگر بیت پایبهریکنده
      product <= in_product; -- تنظیم محصول به مقدار in_product
    end if;
  elsif counter = 17 then -- است 17 برابر اگر شمارنده
    ready <= '1'; -- فعال کردن سیگنال آماده
    counter <= 1; -- تنظیم شمارنده به 1
    state <= idle; -- idle تغییر حالت به
  end if;
case:

```

• باشد **multiply** اگر حالت:

• اگر شمارنده کمتر از 17 باشد:

• به یک بیت به راست شیفتم می‌شوند **multiplier** بیت‌های.

• به یک بیت به چپ شیفتم می‌شود **multiplicand**.

• شمارنده افزایش می‌یابد.

• تنظیم می‌شود **in_product** به **product** یک باشد، **multiplier** اگر بیت پایبهریکنده.

• اگر شمارنده برابر 17 باشد:

• **ready** ('1') فعال می‌شود.

• شمارنده به 1 تنظیم می‌شود.

• تغییر می‌کند **idle** حالت به.